



Bringen Sie
der Technik
das LEBEN bei.

WIR ENTWICKELN TECHNIK, die das Leben leichter macht. Noch Fragen? Gut. Denn genau die sind Ihr erster Schritt in Richtung Zukunft.

Als Diplomand lernen Sie in unseren internationalen Teams, daraus Antworten für die Halbleitertechnologien von übermorgen abzuleiten. Und genau diese Antworten bilden die Basis für weltverändernde Entwicklungen in den Bereichen drahtgebundene und mobile Kommunikation, Sicherheitssysteme und Chipkarten, Automobil- und Industrieelektronik sowie Speicherbauelemente.

CLEVER UND NEUGIERIG auf die High-Tech-Spitze?

Diplomarbeitsthemen in 65nm CMOS

- A low-voltage wide-band chopper amplifier design
- A robust input structure design against common-mode disturbers
- LO-tree optimization for WLAN-RF system-on-chip solutions
- A 2.4GHz and 5GHz LNA-design for WLAN applications
- CMOS Power Amplifier design for Wireless LAN
- A novel time-to-digital converter design
- A voice-band delta-sigma converter design

Funktionsbereich Research and Development (Design-Center Villach)

Benötigte Qualifikation

- Basics of semiconductor components and circuits
- Basic knowledge in system theory
- Basics of analog chip design
- Matlab/Simulink
- Cadence Design-Flow
- SPICE simulator

Erforderliche Sprachkenntnisse Deutsch, Englisch

Standort Villach, Austria

Beginn ab sofort

Dauer 6-8 Monate

Ansprechpartner:

Univ.-Prof. Dipl.-Ing. Dr. techn. **Wolfgang Pribyl**

(wolfgang.pribyl@TUGraz.at Tel. +43-316-873-7520)

Dipl.-Ing. Dr. techn. **Richard Gaggl** (richard.gaggl@infineon.com , Tel.: +43-4242-305-6793)

Dipl.-Ing. Dr. techn. **Martin Clara** (martin.clara@infineon.com , Tel.: +43-4242-305-6025)

www.infineon.com



Never stop thinking.